DEVICE FOR PRODUCING COMPOUND SEMICONDUCTOR SINGLE CRYSTAL AND PRODUCTION

Patent Number:

JP4108682

Publication date:

1992-04-09

Inventor(s):

ITO TAKESHI; others: 01

Applicant(s):

FUJI ELECTRIC CO LTD

Application

JP19900228720 19900830

Priority Number(s):

IPC Classification:

C30B15/00; C30B15/14; C30B27/02;

EC Classification:

Equivalents:

Abstract

PURPOSE:To obtain single crystal little in crystal flaw by providing a crystal chamber via a sluice valve to the upper part of a pulling-up chamber in a device for producing compound semiconductor single crystal due to a liquid sealing pulling-up method and completing pulling-up of single crystal in a pulling-up chamber, and pulling-up this single crystal into a crystal chamber and performing prescribed heat treatment. CONSTITUTION: A crystal chamber 101 is provided to the upper part of a pulling-up chamber 100 via a sluice valve 5. Inert gas is introduced into the pulling-up chamber 100 and the crystal chamber 101 at high pressure by opening the sluice valve 5. Then, while current for heating is supplied to the heaters 4, 6, compound semiconductor single crystal is pulled up by a liquid sealing pulling-up method in the pulling-up chamber 100. Single crystal 10 completed in pulling up is pulled up into the crystal chamber 101 and the sluice valve 5 is closed. While the temp. distribution around single crystal 10 is uniformly held by controlling the heater 4, single crystal 10 is slowly cooled. Then the componental gas of single crystal 10 is substituted for the inert gas in the crystal chamber 101. Heat treatment of single crystal 10 is performed by using the heater 4, and thermal stress is removed which remains in this single crystal 10.

Data supplied from the esp@cenet database - I2

⑲ 日本国特許庁(JP)

⑫ 公 開 特 許 公 報 (A) 平4-108682

®Int. Cl. ⁵	識別記号	庁内整理番号	④公開	平成4年(1992)4月9日
C 30 B 15/00 15/14	Z	8924 – 4 G 8924 – 4 G		
27/02 н 01 L 21/208	P	8924-4 G 7353-4M 審査請求	未請求 話	情求項の数 3 (全 7 頁)

②特 顧 平2-228720

20出 願 平2(1990)8月30日

⑫発 明 者 伊 藤 武 志 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会

⑫発 明 者 八 木 亨 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会

社内

印出 願 人 富士電機株式会社 神奈川県川崎市川崎区田辺新田1番1号

19代理人 弁理士山口 巖

明 襌 書

1. 発明の名称 化合物半導体単結晶製造装置および製造方法

2. 特許請求の範囲

2) 請求項第1項に記載の装置において、引上げ室と結晶室とを仕切る仕切り弁が、単結晶引上げ棒の軸方向に分離可能に結合される2個の仕切り弁からなるとともにそれぞれの仕切り弁がそれぞれ引上げ室と結晶室とに一体化されていることを特

徴とする化合物半導体単結晶製造装置。

〔産業上の利用分野〕

この発明は、Ga、Inなどの画族元素とP・AsなどのV族元素となど、異なる元素を成分とする化合物半導体の単結晶を、液体對止引上げ法によって結晶原料融液中から引き上げる化合物半導体単

結晶製造装置の構成と、この構成による単結晶製造装置を用いて化合物半導体単結晶を製造する際の製造方法に関する。

(従来の技術)

このように構成された単結晶製造装置により単結晶を製造する際には、単結晶の原料と封止剤と を、回転、昇降するルツボ7に入れ、引上げ室容 器1内に不活性ガスとして例えばアルゴンガスを

さらに、結晶引上げ途中で結晶に双晶。多結晶等の欠陥が生じたり、機結晶を結晶原料融液に接触させる工程において、機結晶を長時間高温雰囲気中においた場合に機結晶中のAsが分離。無発して単結晶成長が不可能になり、結晶引上げを途中で中止することがしばしば起こっていた。

この発明の第1の課題は、単結晶引上げ途中および引上げ終了時の冷却過程で結晶内に生じる双晶、多結晶など、転位に基づく結晶欠陥を減少さ

数十氢圧の高圧に充填した後、加熱装置 6 により 結晶 質料と封止剤とを溶験させ、ルツボ輸 13 と同値にルッポでの上方に位置して回転、昇降する引上が横13を下降させて結晶原料融 後 8 に接触させ、引上が増13を徐々に回転、上昇させることにより、増結晶11の下端に単結晶が柱状に成長しつつ上方へ引き上げられる。

(発明が解決しようとする課題)

このように、封止剤により表面が封止された結晶原料融液中から単結晶を柱状に引き上げるでは、引上げ速中および引上に対ける対象に対して収益。 多結晶の発生など、結晶の発生していた。このような結晶欠陥は最極に対象性に対象で対象性が対上げ途中および引上げ終了の合知過程で結晶内に結晶内の温度勾配度に発生することに起因する。

このように転位が高密度に発生すると、結晶の 比抵抗、結晶内電子の移動度等の特性が低下する

せるため、単結晶まわりの温度分布を改善することができ、かつ複雑な熱処理装置を必要とすることなく簡便に熱処理を行うことのできる化合物半 導体単結晶製造装置の構成を提供することである。

この発明の第2の課題は、補結晶中の成分元素の分離、蒸発等が原因で単結晶成長が不可能な場合、あるいは何らかの原因で単結晶中に双晶、多結晶等の欠陥が生じるような状況が起こった場合に、迅速に新たな単結晶の引上げ工程に入りうる化合物半導体単結晶製造装置の構成を提供することである

この発明の第3の課題は、第1の課題に沿って 構成された装置を用いて化合物半導体単結晶を製造する際に結晶欠陥を少なくすることのできる製造方法を提供することである。

(課題を解決するための手段)

上記第1の課題を達成するために、この発明においては、化合物半導体単結晶引上げ装置を、結晶原料と封止剤とが入れられるルツボと、ルツボを囲みルツボを周りから加熱する加熱装置と、加

無装置を囲む無シールドとが収納され、前記ルツボの加熱により存取した結晶質料数度中からルツボと開始の引上げ棒を用いて単結晶が引き上げられる引上げ室と、設引上げ室の上方に仕切り弁を介して結合され内部に加熱装置を増えるとともに前記引上げ棒が天井板を貫通する結晶室とを備えた装置(以下第1の装置と記す)とするものとする。

次に、上記第2の課題を達成するために、この 発明においては、化合物半導体単結晶引上げ装置 を、前記第1の課題に沿って構成された装置において、引上げ室と結晶室とを仕切る仕切り弁が、 単結晶引上げ棒の軸方向に分離可能に結合される 2個の仕切り弁からなるとともにそれぞれの仕切り弁がそれぞれ引上げ室と結晶室とに一体化されている装置(以下第2の装置と配す)とするもの とする。

また、前記第1の課題に沿って構成された装置を用いた化合物半導体単結晶の製造方法を、引上げ室および結晶室の内部空間を仕切る仕切り弁を

途中の結晶内温度勾配を小さくとができ、引上げ途中の冷却過程で結晶内に生むる無応力を 小さくして結晶欠陥の発生を抑制することができる。または状の単結晶を削りの立とにより、いいのは 治晶を内の加熱装置を制御するにより、が結晶を 計れたな内の加熱装置を制御を またのないできる。 計画を 引上げ終了時の冷却過程での結晶欠陥を少なくすることができる。

関いて引上げ室および結晶室内に不信性がスを高 正に充填した後、引上げ室およびが品室内の知典 装置に加熱電度を供給しつつ引上げぎを内で半月上げ 事結晶を引き上げるともものまで引上げずを引上げるともものまで引き上げて上げが か弁を閉じ、単結晶を内の加熱装置を可つる単結晶のの加 品まわりの温度分布を均一に保ちつつ単結晶の成分 がスと置換し、結晶室内の不活性成分がス芽囲の がスと置換し、高圧の単結晶成分がス芽囲 がまた後、 が記結晶室内のとする。

〔作用〕

前記第1の装置のように化合物半導体単結晶引上が装置を構成すると、引上げ室、結晶室それぞれの内部空間を、従来の引上げ室の内部空間よりも顕著に小さくすることができる。そして、引上げ室内での単結晶引上げ中は、結晶室の加熱装置にも遺電して引上げ室内ルツボ上方の温度を高温に保つことができることと合わせ、引上げ室内での封止剤両側の温度差を小さくして単結晶引上げ

うな、引上げ室から独立した専用の無処理装置を 準備することはもはや必要がなくなる。

上記第2の課題を達成するために第2の装置の ように化合物半重体単鉄器引上げ装置を構成する と、2個の仕切り弁をともに閉じて引上げ室と結 晶室との室内圧力をそれぞれ高圧に保持したまま 内部空間を分離することができ、引上げ工程から 連続して無処理工程に入ることができるとともに、 着結晶中の成分が要要して単結晶の成易が不可能 となった場合や、単結晶中に結晶欠陥が発生する ような状況が起こった場合に、成長途中の結晶を 結晶室内まで引き上げて2個の仕切り弁を閉じ、 引上げ室のルツボ内結晶原料装賞量が単結晶1本 分の場合には、引上げ客を置換するとともに引上 げ途中の結晶や無結晶を結晶変ごと取りかえ、迅 速に新たな単結晶引上げ工程に入ることができる。 また、ルツボに多本分の結晶原料が装填されてい る場合には、結晶を1本引き上げるごとに引上げ た結晶を結晶室ごと移動し、種結晶を取り付けた 別の結晶室に置き換え、同一条件で連続して引上

げを行うことができ、引上げを効率よく行うことができる。

そして、前記第1の装置による化合物半導体単 結晶の製造方法を、引上げ室および結晶室の内部 空間を仕切る仕切り弁を開いて引上げ塞および結 晶室内に不活性ガスを高圧に充壌した後、引上げ 室および結晶室内の加無装置に加無電流を供給し つつ引上げ室内で半導体単結晶を引き上げるとと もに、引上げ室で引上げが終了した単結晶を結晶 室内まで引き上げて仕切り弁を閉じ、結晶室内の 加急装置を制御して単結晶まわりの温度分布を均 一に保ちつつ単結晶を徐冷した後、結晶室内の不 活性ガスを単結晶の成分ガスと置換し、高圧の単 結晶成分ガス雰囲気中で前記結晶室内の加熱装置 を用いて単結晶の無処理を行う製造方法とするこ とにより、引上げ室内での結晶引上げ中は、ルツ ポ上方の温度が高温に保たれて結晶内温度勾配が 小さくなり、引上げ途中の冷却過程において結晶 内に生じる無応力が小さくなるため、結晶欠陥の 発生が抑制される。また、結晶引上げ終了時に結

晶を柱状に成長させる。圧力容器として形成された引上げ室容器 1 と、内側に加熱装置 4 を備えるとともに天井板を引上げ棒13が貫通する結晶変容器 2 とが、仕切り弁 5 を介して気密に結合されている。

晶室内へ引き上げられた結晶は、結晶をの小さい 空間内で加熱装置を制御して単結晶まわりの温度分布が改善された状態で徐冷され、つづいて高圧の単結晶を分がス雰囲気中で良好な温度の手を形成なるから、無応力が効果的に除去されて結晶欠陥が大きく減少する。

(実施例)

引上げが終了すると、単結晶の全長が結晶室容器2内へ引き上げられて仕切り弁5が閉じる変器2の小さい内部空間内で加熱装晶を放射の変数果のに制度しなが単結晶の企業を効果された状態で単結晶の涂結晶室内の不活性がスが単結晶の活動の表表を内の加熱装置を用いて熱処理が行われる。

第2回に本発明の第2の実施例による化合物半準体単結晶製造装置の構成を示す。この装置は、第1の実施例における仕切り弁を、単結晶引上げ棒の動方向に分離可能に結合される2個の仕切り弁51は引上げ室容器1と一体化される。そして両仕切り弁51、52は結晶室2と一体化される。そして両仕切り弁51、52は、リング状の結合フランジ15を介して互いに分離可能に結合される。

装置をこのように構成すると、2個の仕切り弁をともに閉じて引上げ室と結晶室との室内圧力を それぞれ高圧に保持したまま内部空間を分離する

(発明の効果)

本発明においては、化合物半導体単結晶製造装置を上述のように構成したので、以下に記載する効果が奏せられる。

請求項1の装置では、従来の引上げ室を2分割

また、結晶のアニールは、引上げ工程から連続して行うかとができ、従来のように、アニールなったのなった。でき、ないないない。アニールの準備工程が省略され、半導体単結晶の製造効率が大幅に向上するとともに、従来のような、引上げ室から独立した専用の無処理装置を準備する必要がない。

し、装置を、単钴晶が引き上げられる引上げ室と、 引上げが終了した単結晶を無処理する結晶室とを 仕切り弁を介して結合した装置として構成したの で、引上げ室、結晶室それぞれの内部空間が従来 の引上げ室と比べて顕著に小さくなるとともに、 引上げ室での単結晶引上げ時に結晶室内の加熱葉 置にも遺電してルツボ上方の温度を高温に保つこ とができるため、封止荊寅僧の温度差が小さくな り、引き上げられた結晶内の温度勾配が小さくな るため、引上げ途中の冷却過程で結晶内に生する 無応力に基づく結晶欠陥の発生を抑制することが できる。そして、引き上げが終了した単粧晶は粧 晶室内に引き上げられて仕切り弁が閉じられ、結 晶室の小さい空間内で加熱装置を制御して室内の 対流を効果的に制限しつつ温度分布が改善された 状盤で単結晶の徐冷が行われるとともに、つづく 高圧の単結晶成分ガス雰囲気中で結晶室内の加熱 装置を用いて結晶のアニールが行われるため、箱 晶内に残智する無応力の除去が効果的に行われ、 結晶欠陥の少ない単結晶を得ることができる。

には、引上げ室を置換するとともに引上げ途中の結晶や横結晶を結晶室ごと取りかができる。 迅速に新たな単結晶引上げ工程に入ることができるいいだまる 4 分の結晶原料が装填されてけたないは、結晶を1 本引き上げるごとに引上げた別を結晶室に置き換え、同一条件で連続して引上ができる。

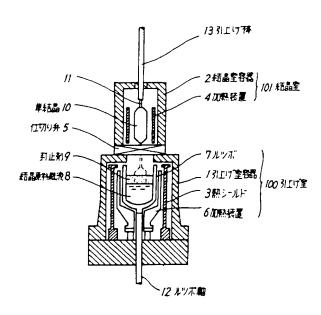
4. 図面の簡単な説明

第1回および第2回はそれぞれ本発明の第1および第2の実施例による化合物半導体単結晶製造装置の構成を示す緩断面回、第3回は従来の化合物半導体単結晶製造装置の構成例を示す後断面回である。

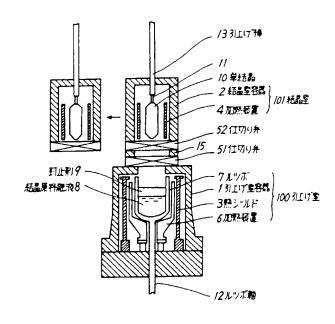
1:引上げ室容器、2:結晶室容器、3:熱シ

ールド、4、6:加熱装置、5、51、52:仕切り 弁、7:ルツボ、3:結晶原料融板、3:対上剤、 10:単結晶、12:ルツボ輪、13:引上げ棒、190、 102:引上げ室、 101:結晶室。

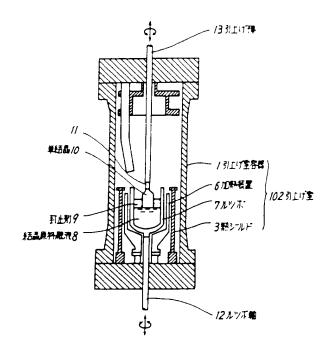
代理人并建士 山 口 - 農



第1 图



第2 图



第 3 図